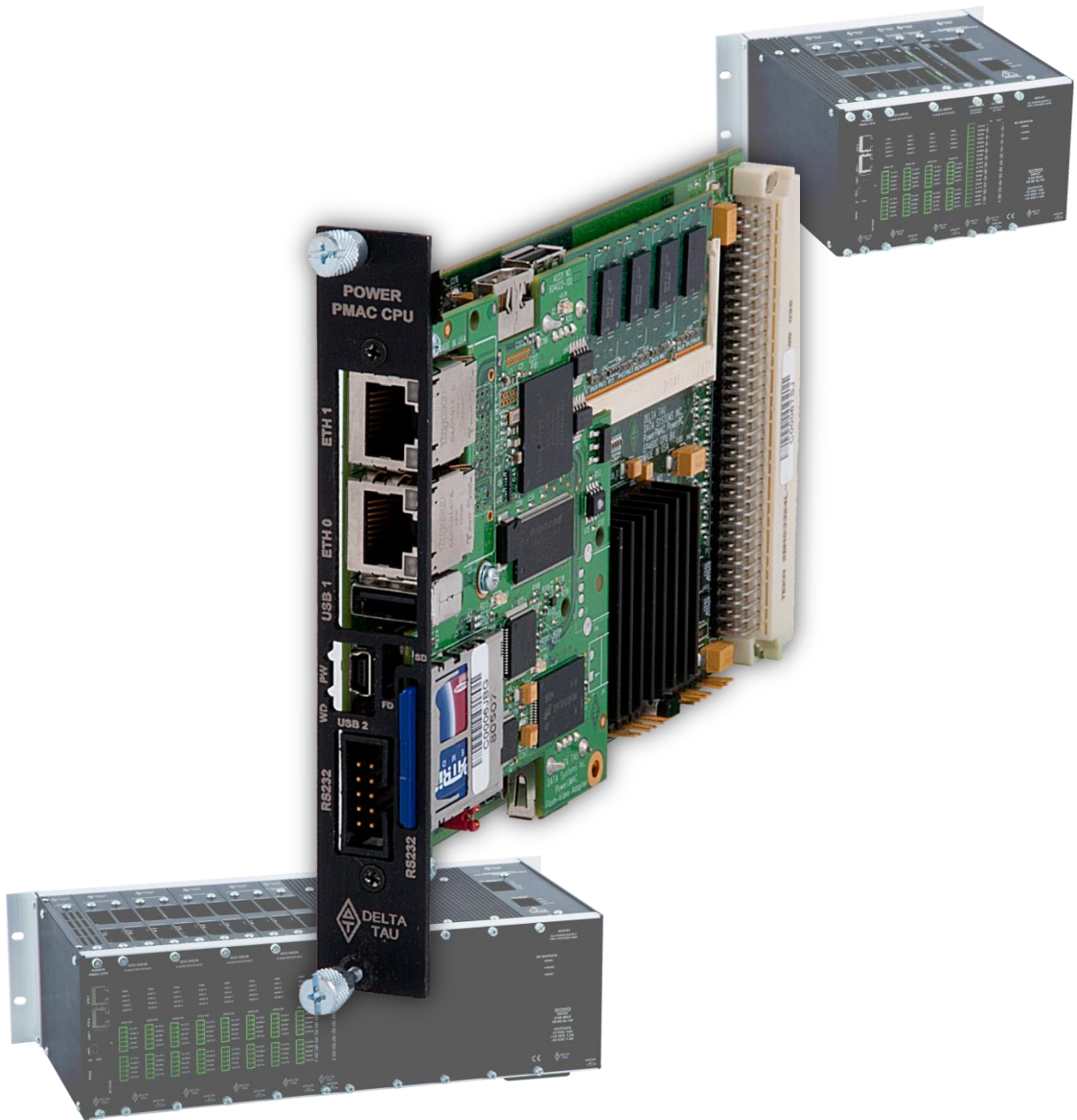


# Power-UMAC

最大 256 軸同期 超高速リアルタイム・モーション・コンピュータ



PMAC JAPAN

## New Ideas in Motion Control...

イノベーション: モーションコントローラはモーション・コンピュータへ。

### ■ 不可能を可能にする RT-Linux+PowerPC の融合

エンコーダの超高分解能化とモーションの高速化という、相反する技術課題を PowerPC のハードウェア 64bit 倍精度浮動小数演算が解決します。1GHz/1.2GHz 高速 CPU だから RT-Linux によるモーションタスクも超高速。最大 256 軸同期制御や 60kHz の超高速サーボサイクルの実現(1 軸制御時)など、適用アプリケーションが大幅に広がります。



### ■ シミュレータの域を超える真のラピッド・コントロール・プロトタイピング環境

MATLAB®/Simulink®で設計した制御モデルより生成される ANSI C コードを Power PMAC のリアルタイムタスクとしてそのまま実行可能に。モデリングには UMAC の豊富なハードウェア・アクセサリを介して入出力できる情報をフルに利用可能です。産業界で使われている標準インターフェースを利用してシステムの最適化を図る、これが真のラピッド・プロトタイピング環境です。



### ■ Power-UMAC 専用アクセサリとの組合せで最適なシステム構築

新開発の軸制御用アクセサリ ACC-24E3 は A/B/Z 矩形波入力だけでなく EnDat2.2、ミツヨ ENSIS 等の各社シリアル ABS エンコーダプロトコルにも標準対応。1Vp-p 正弦波エンコーダにもオンボードオプションで対応可能なためハードウェアの無駄が発生しません。システムが最適化されるだけでなくコスト低減にも寄与します。

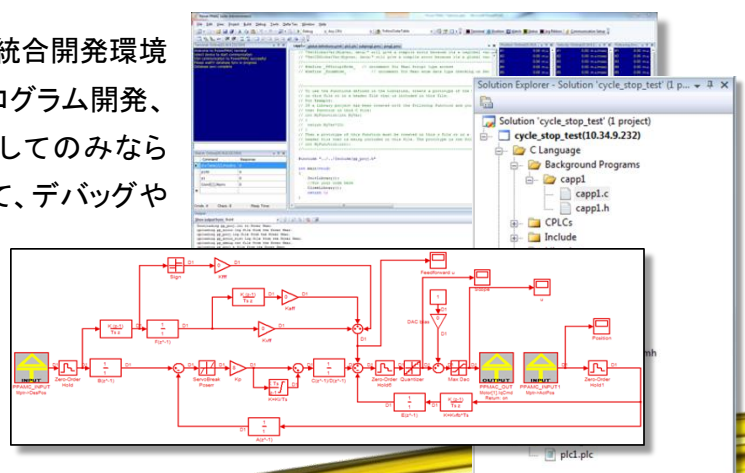
### ■ 技術的な無理難題の先にあるもの

ガントリステージのアクティブヨーイング制御「クロスカップリング」のファンクション化や、負荷変動に対する適応制御、制振プレフィルタなど、現場のニーズを汲んだ魅力的な機能が満載。精度の要となる位置補正機能は 1D、2D に加え 3D 補正も可能となり、更に補正データ間を 3 次で補間できる充実ぶり。世界中のモーションコントロール現場で鍛えられた Delta Tau の経験が濃縮されています。

### ■ 統合開発環境 Power PMAC IDE

Microsoft Windows7/8 64bit OS をサポートする統合開発環境 Power PMAC IDE は、モーションおよび PLC プログラム開発、EtherCAT® ネットワーク設定のためのツールとしてのみならず、FFT やスコープ機能も備える万能ツールとして、デバッグやシステム保守の際にも威力を発揮します。

また、MATLAB®/Simulink®に Power PMAC の Input/Output ブロックを提供する Delta Tau Library も IDE に付属。最高の開発環境を無償で提供します。



Power-UMAC CPU ハードウェア仕様			
型名	ⒶCPU	ⒷDRAM	ⒸFlash Memory
<b>Power-UMAC465</b> -Ⓐ/ⒷⒸ	<b>1GHz</b> : Dual-Core Power™465 1GHz <b>1.2GHz</b> : Dual-Core Power™465 1.2GHz	<b>M1</b> : DDR2 RAM 1GB <b>M2</b> : DDR2 RAM 2GB <b>M4</b> : DDR2 RAM 4GB	<b>F1</b> : Flash-Memory 1GB <b>F4</b> : Flash-Memory 4GB <b>F8</b> : Flash-Memory 8GB <b>F16</b> : Flash-Memory 16GB
標準仕様	1Gbps Ethernet ポート, RS232C, USB(A タイプ), Micro-USB		
その他オプション	追加 EtherCAT®通信ポート(最大 4 ポート、最大 64 軸), SDHC(最大 32GB)		

Power-UMAC 軸制御アクセサリ ACC-24E3			
型名	Ⓐ軸数	Ⓑ出力仕様	Ⓒ入力仕様
<b>ACC-24E3-Ⓐ/ⒷⒸ</b>	<b>2</b> : 2 軸 <b>4</b> : 4 軸	<b>1A16</b> : 16bit シングル DAC <b>2A16</b> : 16bit デュアル DAC <b>2A18</b> : 18bit デュアル DAC <b>PWM</b> : 3 相 PWM/シリアル DAC	<b>Q</b> : A/B/Z 矩形波 <b>S</b> : 1Vp-p 正弦波 <b>AC</b> : 1Vp-p 正弦波 + 自動補正 シリアル ENC 標準対応 (EnDat2.2, SSI, 多摩川, 安川 Σ II/III, Panasonic)
標準仕様	シリアル ENC (EnDat2.2, SSI, 多摩川, 安川 Σ II/III, Panasonic) 入力 フラグ入出力 (+LIM, -LIM, HM, USER, FAULT, AENA), ハードウェア位置比較出力		

Power-UMAC 汎用アクセサリ			
アクセサリ		オプション/備考	
<b>ACC-14E DB</b>	TTL 高速 I/O ボード/24bit × 2, Dsub	レーザ干渉計 FB 用パラレルバイナリ I/F	
<b>ACC-24E2S DB</b>	パルス指令 I/F × 4ch, Dsub	A/B/Z 矩形波エンコーダ入力 I/F へ転用可	
<b>ACC-28E DB</b>	16bit 汎用 AD × 2ch, Dsub	<b>OPT-1</b>	追加 2ch(計 4ch)
<b>ACC-36E DB</b>	12bit 汎用 AD × 16ch, Dsub		
<b>ACC-51E DB</b>	1Vp-p 正弦波エンコーダ I/F × 2ch, Dsub	<b>OPT-1</b>	追加 2ch(計 4ch)
<b>ACC-59E3 DB</b>	16bit 汎用 AD × 16ch, Dsub	<b>OPT-V</b>	追加 16bit 汎用 DA × 8ch
<b>ACC-65E DB</b>	SOURCE 仕様 24in/24out 汎用 I/O, Dsub		
<b>ACC-68E DB</b>	SINK 仕様 24in/24out 汎用 I/O, Dsub		
<b>ACC-72EX</b>	フィールドネットワーク I/F	<b>OPT-20</b>	DeviceNet Master
		<b>OPT-21</b>	DeviceNet Slave
		<b>OPT-51</b>	CC-Link Slave (Ver.2)
		<b>OPT-61</b>	EtherCAT Slave
<b>ACC-84E</b>	シリアル ABS エンコーダ I/F	<b>OPT-9</b>	ミットヨ ENSIS
		<b>OPT-B</b>	レニショーBiSS-B/C
		<b>OPT-XY2</b>	XY2-100(ガルバノ制御用)
<b>ACC-E1J</b>	UMAC ラック専用 DC5V 電源	<b>OPT-15VJ</b>	DC+/-15V 出力追加
<b>ACC-P1JB</b>	10 スロット UMAC ラック	<b>ACC-U7J</b> 内蔵(有効スロット数: 7)	
<b>ACC-P2JB</b>	15 スロット UMAC ラック	<b>ACC-U12J</b> 内蔵(有効スロット数: 12)	
<b>ACC-P3JB</b>	21 スロット UMAC ラック	<b>ACC-U18J</b> 内蔵(有効スロット数: 18)	

※この他のアクセサリもございます。お問合せ下さい。



Delta Tau Data Systems, Inc. 日本法人

**株式会社ピーマック・ジャパン**

〒103-0013 東京都中央区日本橋人形町 3-6-7 人形町共同ビル 6F

TEL:03-3665-6421 / FAX:03-3665-6888

<http://www.pmac-japan.co.jp>

[info@pmac-japan.co.jp](mailto:info@pmac-japan.co.jp)